

Altium Designer. Проектирование электрических схем

Цель: изучение возможностей проектирования электрических схем в САПР Altium Designer.

Категории слушателей: разработчики электрических схем.

Срок обучения: 24 академических часа.

Форма обучения: очная с отрывом от производства.

Режим занятий: 7 часов ежедневно.

Преподаватель: Леган Ю.Н.

№	Наименование разделов, дисциплин и тем	Всего часов	По видам обучения	
			лекции	практические занятия
1	Раздел 1. Иерархические многоканальные схемы 1.1 Структурированные линии электрической связи 1.2 Проектирование «сверху-вниз» 1.3 Проектирование «снизу-вверх» 1.4 Особенности применения функциональных групп 1.5 Особенности применения устройств	4	1	3
2	Раздел 2. Применение поисковых средств 2.1 Автоматизированное составление запросов для фильтра 2.2 Создание пользовательских запросов для фильтра 2.3 Инструментарий Selection Memory 2.4 Инструментарий Net Color	2	1	1
3	Раздел 3. Аннотирование электрической схемы 3.1 Автоматизированное размещение частей УГО по корпусам компонентов 3.2 Физическое аннотирование	2	1	1
4	Раздел 4. Применение директив 4.1 Виды директив 4.2 Создание пользовательских классов 4.3 Назначение конструктивных правил проектирования	2	1	1
5	Раздел 5. Варианты исполнения 5.1 Управление вариантами исполнения 5.2 Управление параметрами схемы и элементов вариантов исполнения	3	1	2
6	Раздел 6. Схемы электрических соединений 6.1 Межмодульные соединения 6.2 Ввод схемы соединений	2	1	1

7	Раздел 7. Управление данными 7.1 Отрывки схем (Snippets) 7.2 Библиотеки устройств 7.3 Контроль версий	2	1	1
8	Раздел 8. Библиотеки электронных компонентов 8.1 Общие процедуры создания УГО 8.2 Назначение посадочного места 8.3 Назначение своппинга 8.4 Создание библиотеки на основе базы данных 8.5 Синхронизация данных схемы и библиотеки	5	2	3
	Выполнение итогового задания	2	-	-
	ИТОГО	24	9	15